

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-173055

(43)Date of publication of application : 23.06.2000

(51)Int.Cl.

G11B 7/004

G11B 7/007

G11B 20/14

(21)Application number : 10-349797

(71)Applicant : RICOH CO LTD

(22)Date of filing : 09.12.1998

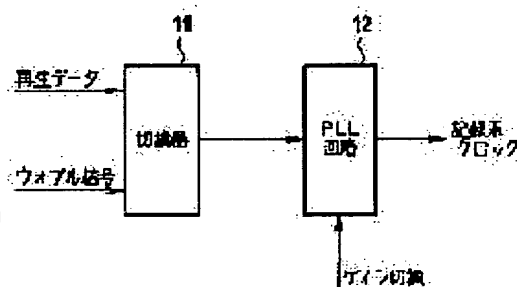
(72)Inventor : KADOKAWA YUICHI

(54) INFORMATION RECORDING SYSTEM

(57)Abstract:

PROBLEM TO BE SOLVED: To achieve the synchronous pull-in of a clock and continuity in a cycle by allowing the write clock of information to be recorded newly to coincide with the reproduction data of information that has already been recorded when storing information in each minimum unit for recording/reproduction at an information storage medium at different time continuously without providing any gap.

SOLUTION: A switcher 11 uses the reproduction data corresponding to an information write unit n+1 until when an information write unit n+2 is reached when writing new information to the information write unit n+2 after the information write unit n+1 where information has already been stored as input for comparing the phase of a PLL circuit and uses a wobble signal as the input for comparing the phase of a PLL circuit 12 when the information write unit n+2 is reached, thus enabling the phase of a recording system clock to be outputted from the PLL circuit 12 to gradually change from a phase that matches the reproduction data to that of a wobble signal and hence preventing the phase of the recording system clock to change rapidly.



LEGAL STATUS

[Date of request for examination]

24.02.2003

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3755714

[Date of registration]

06.01.2006

[Number of appeal against examiner's decision]

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2000-173055
(P2000-173055A)

(43)公開日 平成12年6月23日 (2000.6.23)

(51)Int.Cl. ⁷	識別記号	F I	テーマコード(参考)
G 1 1 B 7/004		G 1 1 B 7/00	6 2 6 C 5 D 0 4 4
7/007		7/007	5 D 0 9 0
20/14	3 5 1	20/14	3 5 1 A

審査請求 未請求 請求項の数6 O L (全 6 頁)

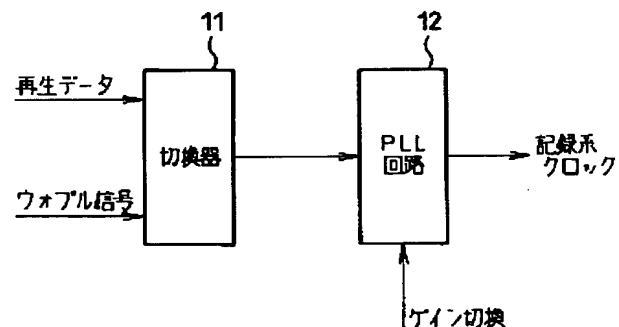
(21)出願番号	特願平10-349797	(71)出願人	000006747 株式会社リコー 東京都大田区中馬込1丁目3番6号
(22)出願日	平成10年12月9日(1998.12.9)	(72)発明者	門川 雄一 東京都大田区中馬込1丁目3番6号 株式 会社リコー内
		(74)代理人	100083231 弁理士 紋田 誠
		Fターム(参考)	5D044 BC02 CC04 GM15 GM17 5D090 AA01 BB03 BB04 CC01 CC04 DD03 FF07 GG26

(54)【発明の名称】 情報記録方式

(57)【要約】

【課題】 記録可能な情報記録媒体に、記録再生の各最小単位の情報を、ギャップを設けることなく連続して、異なった時間に記録する際に、クロックの同期引き込みを可能として、同期の連続性をとること。

【解決手段】 記録可能な情報記録媒体に2回以上に分けて情報を記憶する情報記録方式において、既に記録された情報に新たな情報を記録する際に、クロック生成装置への基準信号として、既に情報が記録されている領域では再生データを用い、新たに情報を記録する領域では記録用に予め前記記録媒体中に記録されているクロック生成用信号に切り換えて、クロック位相を合わせる。



【特許請求の範囲】

【請求項 1】 記録可能な情報記録媒体に 2 回以上に分けて情報を記憶する情報記録方式において、既に記録された情報に新たな情報を記録する際に、クロック生成装置への基準信号として、既に情報が記録されている領域では既に記憶されている情報からの再生データを用い、新たに情報を記録する領域では記録用に予め前記録媒体中に記録されているクロック生成用信号に切り換えて、クロック位相を合わせることを特徴とする情報記録方式。

【請求項 2】 請求項 1 記載の情報記録方式において、情報の記録に際し、クロック生成装置の PLL（フェーズ・ロックド・ループ）回路のゲインを記録以外の場合に比べて小さくすることを特徴とする情報記録方式。

【請求項 3】 請求項 1、2 記載の情報記録方式において、クロック生成装置で生成されたクロックの位相を所定量変えたクロックを書き込みクロックとして使用することを特徴とする情報記録方式。

【請求項 4】 請求項 3 記載の情報記録方式において、情報を記録する前に前記情報記録媒体に試し書き及び再生を行い、最適な位相差を得て、前記所定量を決定することを特徴とする情報記録方式。

【請求項 5】 請求項 4 記載の情報記録方式において、PLL 回路の位相比較器の出力を用いて、最適な位相差を得ることを特徴とする情報記録方式。

【請求項 6】 請求項 4、5 記載の情報記録方式において、複数の位相の異なるクロックを発生しておき、最適な位相差に合致するクロックを用いることを特徴とする情報記録方式。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、スタンプ・メディアのように連続して情報を記録している情報記録媒体と互換性を持ち、任意の情報単位で記録可能な記録媒体への情報記録方式に関する。

【0002】

【従来の技術】CD-ROM や DVD-ROM などのスタンプ記録媒体では、記録再生の最小単位の情報、連続して記録されている。このような記録の状態を図 4 に示す。同図に示すように、DVD-ROM を例にとると、各 2 キロバイトのユーザーデータからなるセクタが 16 セクタ集まって記録再生の最小単位を構成し、この記録再生の各最小単位 $n \sim n+4$ の情報がギャップ領域を持たずに、連続的に記録されている。

【0003】また、従来の記録可能な、特に書き換え可能な情報記録媒体では、記録再生の各最小単位の情報、連続して記録される範囲ではギャップ領域を持たずに、連続的に記録されている。しかし、異なった時間に記録を行った最小単位間には、所定のギャップを、最小単位間に設けて記録していた。このような記録状態を図

5 に示す。同図に示すように、書き換え可能な情報記録媒体として、DVD-ROM を例にとると、記録再生の最小単位 $n+1$ に対して記録再生の最小単位 $n+2$ を異なった時間に記録する場合には、記録再生の最小単位 $n+2$ の先頭のセクタ（2 キロバイト）をギャップ領域として用い、情報の二重記録防止のためのリンク部として使用していた。このため、記録再生の最小単位 $n+2$ のユーザーデータが 30 K バイトと少なくなっていた。

【0004】これに対して、書き込み位置の制御が高精度にできるようになり、ギャップを設ける必要がなくなってきた。このような記録状態を図 6 に示す。同図に示すように、前述と同様に書き換え可能な情報記録媒体として、DVD-ROM を例にとると、記録再生の最小単位 $n+1$ に対して記録再生の最小単位 $n+2$ を異なった時間に記録する場合にも、トラックの絶対的位置を、溝位置を利用し、高速度で精度よく検出することにより、情報の二重記録防止のためのリンク部（ギャップ領域）を設ける必要がなくなった。この場合、記録再生の最小単位 $n+2$ のユーザーデータは 32 K バイトが全て利用できるようになる。

【0005】しかしながら、書き込み位置の制御が高精度にできるようになり、ギャップを設ける必要はなくなったものの、記録のためのクロックが同期されていないことから、記録情報の再生時にクロックの同期が連続せず、問題となっている。

【0006】これらの情報記録媒体の記録再生方法を、図 7 により説明する。同図は、従来方式の光ディスク装置のブロック図を示すものである。同図において、情報記録媒体 D に記録された情報を再生する場合には、まず、ピックアップユニット PU で光を電気信号に変換し、ピックアップユニット PU の位置を制御するためにサーボ回路 3 が必要とする信号をアナログ回路 2 で生成する。そして、ピックアップユニット PU で取り出され、アナログ回路 2 から供給される情報記録媒体 D の情報再生信号から、PLL（フェーズ・ロックド・ループ）回路 4 でクロックを再生し、再生されたクロックに基づいて、再生系デジタル回路 6 で情報再生信号の復調や誤り訂正の復号などの処理を行い、再生データを得る。この再生されたデータは、インターフェース（I/F）回路 7 でホスト（図示せず）に転送できる形態に変換して出力する。

【0007】一方、記録を行う場合は、I/F 回路 7 から記録系デジタル回路 5 で、誤り訂正符号の付加や変調コードへの変換などを行い、その後ドライバ回路 1 でピックアップユニット PU から情報記録媒体 D に記録できる信号形態に変換して行っている。この記録を行う際に、既に情報が記録されている記録再生の最小単位（例えば、 $n+1$ ）に引き続いて、記録再生の最小単位（例えば、 $n+2$ ）に新たに記録する場合には、前述のように、情報の二重記録防止のためのリンク部（ギャップ領

域)を設ける必要はなくなった。しかし、記録のためのクロックは水晶発振器などの基準信号を基にして作成されており、既に情報が記録されている記録再生の最小単位(例えば、 $n+1$)の再生データから得られるクロックとは、同期がとられていない。

【0008】

【発明が解決しようとする課題】したがって、記録可能な、特に書き換え可能な情報記録媒体Dに記録されている情報を再生する場合に、異なった時間に記録を行った最小単位を境として、それぞれ再生データから得られるクロックの位相がずれ、記録情報の再生時にクロックの同期が連続しない、という問題があった。

【0009】このような問題点に鑑み、本発明は、記録可能な、特に書き換え可能な情報記録媒体に、記録再生の各最小単位の情報を、ギャップを設けることなく連続して、異なった時間に記録する際に、クロックの同期引き込みを可能として、同期の連続性をとることを目的とする。

【0010】

【課題を解決するための手段】請求項1の情報記録方式は、記録可能な情報記録媒体に2回以上に分けて情報を記憶する情報記録方式において、既に記録された情報に新たな情報を記録する際に、クロック生成装置への基準信号として、既に情報が記録されている領域では既に記憶されている情報からの再生データを用い、新たに情報を記録する領域では記録用に予め前記記録媒体中に記録されているクロック生成用信号に切り換えて、クロック位相を合わせることを特徴とする。

【0011】この構成によれば、記録可能な情報記録媒体に、記録再生の各最小単位の情報を、ギャップを設けることなく連続して、異なった時間に記録する際に、新たに記録する情報の書き込みクロックを、既に記憶されている情報の再生データに合わせていることにより、クロックの同期引き込みを可能として、同期の連続性をとることができる。したがって、記録情報の再生時にクロックの位相がずれることがなくなる。

【0012】請求項2の情報記録方式は、請求項1記載の情報記録方式において、情報の記録に際し、クロック生成装置のPLL(フェーズ・ロックド・ループ)回路のゲインを記録以外の場合に比べて小さくすることを特徴とする。

【0013】この構成によれば、さらに、記録に際して、PLLのゲインを落とすことにより、位相比較の対象が変わることによるクロックの急激な変動を抑制することができる。

【0014】請求項3の情報記録方式は、請求項1、2記載の情報記録方式において、クロック生成装置で生成されたクロックの位相を所定量変えたクロックを書き込みクロックとして使用することを特徴とする。

【0015】この構成によれば、電氣的に検出された位

相のずれに加えて、情報の再生及び書き込みに伴う光学的な位相のずれをも含めて、クロックの位相ずれを解消することができる。

【0016】請求項4の情報記録方式は、請求項3記載の情報記録方式において、情報を記録する前に前記情報記録媒体に試し書き及び再生を行い、最適な位相差を得て、前記所定量を決定することを特徴とする。

【0017】この構成によれば、電氣的に検出された位相のずれに加えて、情報の再生及び書き込みに伴う光学的な位相のずれをも含めて、クロックの位相ずれを解消する最適な位相差を、実際に記録する直前に決定するので、電源電圧や温度による変動を押さえることができる。

【0018】請求項5の情報記録方式は、請求項4記載の情報記録方式において、PLLの位相比較器の出力を用いて、最適な位相差を得ることを特徴とする。

【0019】この構成によれば、情報を記録する前に試し書きを行い、これを再生するときの再生データによる位相比較器の出力を見ることで、最適な位相差を容易に求めることができる。

【0020】請求項6の情報記録方式は、請求項4、5記載の情報記録方式において、複数の位相の異なるクロックを発生しておき、最適な位相差に合致するクロックを用いることを特徴とする。

【0021】この構成によれば、予め複数の位相の異なるクロックを発生させておき、その中から必要とするクロックを選択するだけでよいので、回路構成を容易に実現することができる。

【0022】

【発明の実施の形態】本発明の実施例について、図1及び前述の図6、図7を参照して説明する。

【0023】書き換え可能な情報記録媒体(例えば、DVD-ROM)に、図6に示すように、ある情報書き込み単位 $n+2$ にデータを記録する際に、その直前の情報書き込み単位 $n+1$ に既に情報が記録されている場合には、その直前の情報書き込み単位 $n+1$ の時と同じ位相のクロックで記録することが望ましい。そこで、情報書き込み単位 $n+2$ に至る直前まで、既に情報が記録されている直前の情報書き込み単位 $n+1$ の情報再生信号から、PLL(フェーズ・ロックド・ループ)回路でクロックを生成しておき、新たな情報を記録すべき情報書き込み単位 $n+2$ に至り記録モードに入った時点で、PLL回路の位相比較の入力を記録用に予め記録媒体D中に記録されているクロック生成用信号に切り換えれば、位相まで連続して記録することができる。

【0024】図1は、このように動作させて記録するための、本発明の実施例に係る記録系クロック生成のための構成図であり、記録系クロックを出力するように構成され、位相比較器を含むPLL回路12及び、その位相比較入力再生データとクロック生成用信号であるウ

ォブル信号とに切り換える切換器11を示している。

【0025】同図において、再生データは、既に情報が記録されている直前の情報書き込み単位 $n+1$ の情報再生信号から得られるクロック基準信号であり、その周期はクロックの周期に対して、数倍～数十倍（例えば、6～28倍）の周期を有している。また、ウォブル信号は、情報記録媒体Dの案内溝をサーボ制御に影響を与えない範囲で左右に振るようにより情報記録媒体Dに記憶されているウォブルから得られるクロック基準信号であり、その周期はクロックの周期に対して、約百倍の周期を有している。

【0026】さて、この第1図において、既に情報が記録されている情報書き込み単位 $n+1$ に引き続いて、新たな情報を情報書き込み単位 $n+2$ に書き込む場合には、まず、情報書き込み単位 $n+2$ に至る直前まで、切換器11は既に情報が記録されている直前の情報書き込み単位 $n+1$ の再生データを選択し、PLL回路12の位相比較用入力とする。PLL回路12では、この再生データとクロックとが同期するように制御され、同期したクロックが記録系のクロックとして出力される。

【0027】そして、情報書き込み単位 $n+2$ に至ると、切換器11がウォブル信号側に切り換えられ、ウォブル信号がPLL回路12の位相比較用入力となる。この場合に、ウォブル信号の位相とそれまでの再生データの位相とが異なっている場合には、記録系のクロックの位相は新しく入力されたウォブル信号の位相に合った位相に移っていくが、この位相の移りにはPLL制御回路12の制御利得に応じた時間を必要とする。したがって、その間にPLL回路12から出力される記録系クロック位相は、再生データの位相に合った位相からウォブル信号の位相に合った位相に徐々に変わっていくから、既に情報が記録されていた情報書き込み単位 $n+1$ と新たに情報が書き込まれた情報書き込み単位 $n+2$ との境で、クロック位相が急変することはない。このように記録されている複数の情報記録単位（例えば、 $n+1$ 、 $n+2$ ）を、連続して再生する場合にも、再生データの位相は連続的に変化することになる。

【0028】また、図1において、切換器11が再生データ側からウォブル信号側に切り換えられる際に、コントローラ8からの指令によりPLL回路12のゲインを通常時よりも低く設定することにより、記録系クロックの移相が急激に行われなくようにすることができる。

【0029】ところで、再生時に位相が連続しているためには、実際にデータが記録されている情報記録媒体上で、位相が連続している必要がある。情報記録媒体においては、データの再生時には、例えば光の反射信号を光検出器で検出し、検出されたアナログ値を2値化する等のために時間遅延を有し、またデータの記録時には逆の経路で同じく時間遅延を有する。

【0030】この時間遅延によって、図1におけるよう

に、再生データとウォブル信号とをPLL回路12の位相比較入力として切り換えるようにし、クロック位相を合わせるようにした場合においても、前記遅延時間による量だけ、実際の情報記録媒体上では位相のずれが生じてしまうことになる。

【0031】この時間遅延による位相のずれを解消するには、PLL回路12の記録系クロックを、上記時間遅延による位相のずれに相当する所定時間遅延させて、位相のずれを補正することにより、よりよい記録系用クロックが生成できる。

【0032】図2は、このような時間遅延による位相のずれも解消する、本発明の他の実施例に係る記録系クロック生成のための構成図である。同図において、PLL回路21は、図1におけると同様に、クロック基準信号が入力され、内部の位相比較器21aにて比較され、同期が取られた記録系クロックが出力される。多段ディレー素子22は、PLL回路21の記録系クロックが入力され、入力された記録系クロックに対してそれぞれ異なった遅延時間を与えることにより、位相の異なった複数のクロックが出力される。セレクタ23は、多段ディレー素子23からの位相の異なった複数のクロックのいずれかを選択し出力する。

【0033】図2において、多段ディレー素子22から出力される位相の異なった複数のクロックのいずれを選択するかは、予め製造段階などで測定された上記時間遅延による位相のずれに見合ったクロックが選択出力されるように、セレクタ23が設定される。したがって、この実施例によれば、電氣的に検出された位相のずれに加えて、情報の再生及び書き込みに伴う光学的な位相のずれをも含めて、クロックの位相ずれを解消することができる。

【0034】以上説明したように、時間遅延による位相のずれに対する位相合わせは、製造段階などに行うこともできるが、電源電圧の変動、周囲温度の変動などにより、時間遅延による位相のずれ量が変わることがある。

【0035】図3は、このような電源電圧の変動、周囲温度の変動などにも対処し、適切に時間遅延による位相のずれに対する位相合わせを行えるようにした、本発明のさらに他の実施例に係る記録系クロック生成のための構成図である。同図において、図2と異なる点は、PLL回路21中の位相比較器21aの出力のピーク値を保持するピークホールド回路24と、このピークホールド回路24のピーク値をデジタル信号に変換するA/Dコンバータ25を備えている点である。その他の構成は図2におけると同様であり、対応する構成要素には同じ符号を付している。

【0036】図3において、まず、実際の情報の記録に先立って、パワーキャリブレーションのための試し書きを行う。具体的には、図1の手法により、例えば図6の情報記録例のように、既に情報が記録されている情報書

10

20

30

40

50

き込み単位 $n+1$ に引き続いて、情報書き込み単位 $n+2$ に試し書き情報を書き込む。次に、情報書き込み単位 $n+1$ 、情報書き込み単位 $n+2$ を連続的に再生し、その再生データを PLL 回路 21 に入力する。PLL 回路 21 の位相比較器 21a の出力をピークホールド回路 24 でピークホールドし、A/D 変換器 25 で変換する。

【0037】この A/D 変換器 25 で変換された値は、情報書き込み単位 $n+1$ と情報書き込み単位 $n+2$ との境目の位相のずれ、すなわち電源電圧の変動、周囲温度の変動による変化分をも含めた時間遅延による位相のずれを示しているから、A/D 変換器 25 で変換された値に基づいて、多段ディレー素子 22 の複数のクロックから、選択すべきクロックを出力するようセレクト 23 を設定する。

【0038】この実施例によれば、電源電圧の変動、周囲温度の変動などにも対処し、適切に時間遅延による位相のずれに対する位相合わせを行うことができる。

【0039】以上説明した実施例では、PLL 回路 21 から出力される記録系クロックの遅延手段として、多段ディレー素子 22、セレクト 23 を用いているが、その他に新たに付け加えた PLL 回路或いは PLL 回路 21 内の位相比較器にオフセットを加えるなどの手段を採用することにより同様に、適切に時間遅延による位相のずれに対する位相合わせを行うことができる。

【0040】

【発明の効果】本発明の請求項 1 の構成によれば、記録可能な情報記録媒体に、記録再生の各最小単位の情報、ギャップを設けることなく連続して、異なった時間に記録する際に、新たに記録する情報の書き込みクロックを、既に記憶されている情報の再生データに合わせていることにより、クロックの同期引き込みを可能として、同期の連続性をとることができる。したがって、記録情報の再生時にクロックの位相がずれることがなくなる。

【0041】本発明の請求項 2 の構成によれば、さらに、記録の際して、PLL のゲインを落とすことにより、位相比較の対象が変わることによるクロックの急激な変動を抑制することができる。

【0042】本発明の請求項 3 の構成によれば、電氣的*

＊に検出された位相のずれに加えて、情報の再生及び書き込みに伴う光学的な位相のずれをも含めて、クロックの位相ずれを解消することができる。

【0043】本発明の請求項 4 の構成によれば、電氣的に検出された位相のずれに加えて、情報の再生及び書き込みに伴う光学的な位相のずれをも含めて、クロックの位相ずれを解消する最適な位相差を、実際に記録する直前に決定するので、電源電圧や温度による変動を押さえることができる。

10 【0044】本発明の請求項 5 の構成によれば、情報を記録する前に試し書きを行い、これを再生するときの再生データによる位相比較器の出力を見ることで、最適な位相差を容易に求めることができる。

【0045】本発明の請求項 6 の構成によれば、予め複数の位相の異なるクロックを発生させておき、その中から必要とするクロックを選択するだけでよいので、回路構成を容易に実現することができる。

【図面の簡単な説明】

20 【図 1】本発明の実施例に係る記録系クロック生成のための構成図。

【図 2】本発明の他の実施例に係る記録系クロック生成のための構成図。

【図 3】本発明のさらに他の実施例に係る記録系クロック生成のための構成図。

【図 4】スタンプ記録媒体の情報記録例を示す図。

【図 5】記録可能な情報記録媒体の従来の情報記録例を示す図。

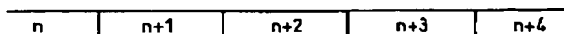
【図 6】記録可能な情報記録媒体の連続書き込みの情報記録例を示す図。

30 【図 7】従来方式の光ディスク装置のブロック図。

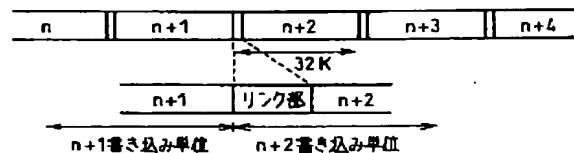
【符号の説明】

- 11 切換器
- 12 PLL 回路
- 21 PLL 回路
- 21a 位相比較器
- 22 多段ディレー素子
- 23 セレクター
- 24 ピークホールド回路
- 25 A/D コンバータ

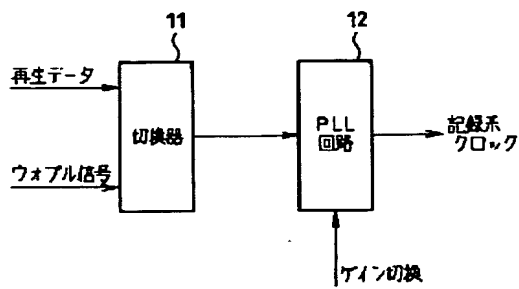
【図 4】



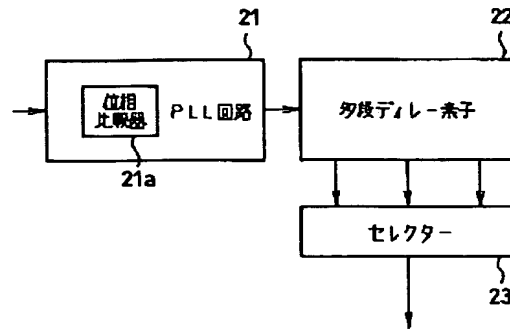
【図 5】



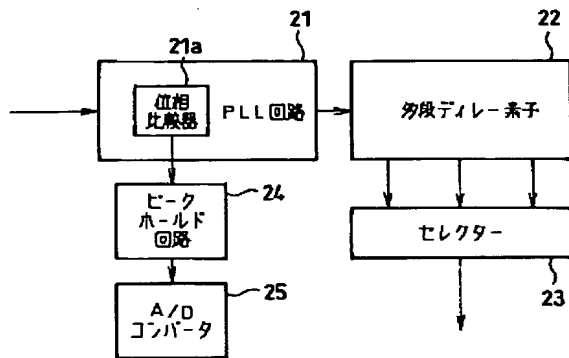
【図1】



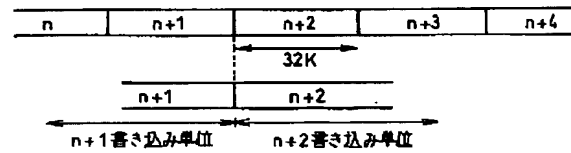
【図2】



【図3】



【図6】



【図7】

